



Grundlagen der Rechnerarchitektur Neuere Entwicklungen in der IT (Einführung in die Wirtschaftsinformatik II)

SS 2004 – Übungsblatt 7

28. Juni 2004

Ausgabe: 21. Juni 2004

Aufgabe 1. *Minimierung der semantischen Lücke*

Was ist unter der Bezeichnung „Minimierung der semantischen Lücke“ zu verstehen? Wo wurde dieser Ausdruck benutzt und weshalb kam es zu diesem „Ziel“?

Aufgabe 2. *Designprinzip RISC*

Zitieren Sie das Designprinzip von RISC-CPUs. Was bedeutet RISC und aus welchem Grund trat das RISC-Designprinzip in Konkurrenz zum seinerzeit vorherrschenden CISC-Designprinzip?

Aufgabe 3. *Eigenschaften RISC-CPUs*

Diskutieren Sie mindestens sechs Eigenschaften, die RISC- von CISC-CPUs typischerweise unterscheiden.

Aufgabe 4. *optimierende Compiler*

Warum sind bei RISC-Rechnern *optimierende Compiler* noch wichtiger als bei CISC-Rechnern?

Aufgabe 5. *Microcode*

Was ist ein μ P-Speicher? In welchen Typen von CPUs tritt er auf und wo ist er innerhalb der CPU lokalisiert?