



Grundlagen der Rechnerarchitektur –  
Neuere Entwicklungen in der  
Informationstechnologie  
(Einführung in die Wirtschaftsinformatik II)

SS 2003 – Übungsblatt 7

4. Juli 2003

Ausgabe: 23. Juni 2003

**Aufgabe 1.** *Design RISC*

Diskutieren Sie mindestens sechs Eigenschaften, die RISC- von CISC-CPU's typischerweise unterscheiden.

**Aufgabe 2.** *Registerstack*

Warum wird ein Registerstack statt einer großen Menge direkt ansprechbarer Register in RISC-CPU's genutzt?

**Aufgabe 3.** *Registerstack, Forts.*

Erläutern Sie die Funktionsweise des Registerstacks beim Kontextwechsel (Aufruf eines Unterprogramms).

**Aufgabe 4.** *Pipelined CPU*

Was ist unter einer „pipelined“ CPU zu verstehen?