



Aufgabe 1:

Welche Unterschiede bestehen zwischen

- Prozessoren mit „reinem“ Hardware-Decoder (ohne Mircoprogramm) und
- mikroprogrammierten (oder sogar nanoprogrammierten) Prozessoren?

Welche Vor- bzw. Nachteile haben die einzelnen Designprinzipien?

Aufgabe 2:

Was sind *wait states* und in welchem Zusammenhang treten sie auf?

Aufgabe 3:

Was ist unter *Schließung* (bzw. *Minimierung*) der *semantischen Lücke* zu verstehen?

In welchem Zusammenhang wurde diese Bezeichnung verwendet und warum wurde dieses Ziel bestimmt?

Aufgabe 4:

Informieren Sie sich unter

<http://www.intel.com/intel/intelis/museum/>

über die Historie der Intel-Prozessoren.

Aufgabe 5:

Informieren Sie sich unter

<http://www.quantasm.com/freeinfo.html>

über Länge (Anzahl an Bytes) und Dauer (in Taktzyklen) der Maschinenbefehle der Intel 80x86er Prozessoren.

Ende der Bearbeitungszeit: 14. Juni 2002