



Grundlagen der Rechnerarchitektur –
Neuere Entwicklungen in der
Informationstechnologie
(Einführung in die Wirtschaftsinformatik II)

SS 2001 – Übungsblatt 8

25. Juni 2001

Abgabe: 2. Juli 2001

Aufgabe 1. *Cache, 4 Punkte*

Warum ist ein Cache bei *Intel 486/DX2*- und neueren Computersystemen unbedingt notwendig?

Aufgabe 2. *Frontsidebus, 4 Punkte*

Was ist unter dem Frontsidebus (FSB) zu verstehen?

Aufgabe 3. *MMX, 4 Punkte*

Was ist MMX und welche Auswirkungen hat dessen Existenz in einem Intelprozessor?

Aufgabe 4. *AGP, 4 Punkte*

Was ist unter AGP zu verstehen und wie unterscheiden sich Computersysteme mit AGP von deren Vorgängern?

Aufgabe 5. *SDRAM versus RDRAM, 4 Punkte*

Diskutieren Sie die Unterschiede von (DDR-)SDRAM und RDRAM.