



Grundlagen der Rechnerarchitektur –  
Neuere Entwicklungen in der  
Informationstechnologie  
(Einführung in die Wirtschaftsinformatik II)

SS 2001 – Übungsblatt 6

11. Juni 2001

Abgabe: 18. Juni 2001

**Aufgabe 1.** *Registerstack, 5 Punkte*

Warum wird ein Registerstack statt einer großen Menge direkt ansprechbarer Register in RISC-CPU's genutzt?

**Aufgabe 2.** *Registerstack, Forts., 5 Punkte*

Erläutern Sie die Funktionsweise des Registerstacks beim Kontextwechsel (Aufruf eines Unterprogramms).

**Aufgabe 3.** *optimierende Compiler, 5 Punkte*

Warum sind bei RISC-Rechnern *optimierende Compiler* noch wichtiger als bei CISC-Rechnern?

**Aufgabe 4.** *Pipelined CPU, 5 Punkte*

Was ist unter einer „pipelined“ CPU zu verstehen?